Выборка команды

1. СК 🡪 РА (через АЛУ)
2. Содержимое ячейки памяти, адрес которой хранится в РА 🡪 РД

СК 🡪 АЛУ, содержимое АЛУ +1

1. АЛУ 🡪 СК
2. РД 🡪 РК (через АЛУ)
3. Выполняются действие по завершению одноцикловых команд

Выборка адреса (только для адресных команд с косвенной адресацией)

1. РД 🡪 РА (через АЛУ)
2. Содержимое ячейки памяти, адрес которой хранится в РА 🡪 РД

Следующие шаги только для команд с косвенной адресацией к индексным ячейкам.

1. РД +1 (через АЛУ)
2. РД 🡪 ячейка памяти, адрес которой хранится РА
3. РД -1 (через АЛУ)

Исполнение

Для команд, при выполнении которых требуется выборка операнда из памяти ЭВМ (AND, ADD, ADC, SUB, ISZ)

1. РД 🡪 РА (через АЛУ)
2. Содержимое ячейки памяти, адрес которой содержится в РА 🡪 РД
3. Непосредственное исполнение команды.

Для команды MOV

1. РД 🡪 РА (через АЛУ)
2. А 🡪 РД
3. РД 🡪 ячейка памяти, адрес которой содержится в РА

Для команд переходов (BCS, BPL, BMI, BEQ)

1. Проверка соответствующего условия
2. Если ДА РД 🡪 СК, если НЕТ СК +1

Для BR

1. РД 🡪 СК

Для JSR

1. СК🡪 ячейка памяти, адрес которой хранится в РД
2. РД +1
3. РД 🡪 СК